

Projeto de F809 (Instrumentação para Ensino) - 2º Sem/2003

Instrumento para Ensino Elementar de Eletrônica Digital

Aluno: Edgard Pacheco Moreira Amorim

Orientador: Eng. Pedro Raggio

Objetivo: Demonstrar o funcionamento dos dispositivos lógicos: NAND, NOR e INV e diversas combinações entre eles, a fim de familiarizar o aluno com os primeiros conceitos relativos a lógica digital (álgebra booleana).

Público Alvo: Estudantes do ensino médio técnico e ensino superior em física.

ATIVIDADES	AGO	SET	OUT	NOV
Elaboração do projeto, levantamento bibliográfico e planejamento.	X X X	X		
Elaboração do relatório parcial, dimensionamento e esquema do circuito.		XXX		
Confecção da placa e primeiros testes.			XXX	
Elaboração do relatório final, do painel e conclusão dos testes.				X